



বিদ্যাসাগর বিশ্ববিদ্যালয়  
VIDYASAGAR UNIVERSITY  
Question Paper

B.Sc. Honours Examinations 2022

(Under CBCS Pattern)

Semester - IV

Subject : PHYSICS

Paper : GE 4 - P

Full Marks : 20

Time : 3 Hours

Candidates are required to give their answers in their own words as far as practicable.

The figures in the margin indicate full marks.

[ ELECTRICITY AND MAGNETISM ]

I. Answer any *one* of the following questions :

15×1=15

1. Use of Multimeter for the following cases :

(a) Resistances measurement

(b) AC and DC Voltage measurement

(c) DC Current measurement

(d) Checking electrical fuses.

3+6+3+3

2. Measurement the charge and current sensitivity of Ballistic Galvanometer.

(a) Theory and working formula

(b) Circuit diagram

P.T.O.

(c) Experimental data and results	
(d) Calculation	
(e) Precautions	3+2+6+2+2
3. Measurement the CDR of Ballistic Galvanometer	
(a) Theory and working formula	
(b) Circuit diagram	
(c) Experimental data and results	
(d) Calculation	
(e) Precautions	3+2+6+2+2
4. Determination of a high resistance by leakage Method.	
(a) Working formula	
(b) Circuit diagram	
(c) Experimental data and results	
(d) Accuracy	
(e) Calculation	
(f) Precautions	2+2+6+1+2+2
5. Determination of Self Inductance of a Coil by Rayleigh's Method.	
(a) Working formula	
(b) Circuit diagram	
(c) Experimental data and results	
(d) Accuracy	
(e) Calculation	
(f) Precautions	2+2+6+1+2+2

6. Comparison of capacitances using De'Sauty's bridge. 3+2+7+3
- Theory and working formula
  - Circuit diagram
  - Experimental data and results
  - Precautions
7. To study the Characteristics of a Series RC Circuit. 3+2+7+3
- Theory
  - Circuit diagram
  - Experimental data for circuit current, impedance and phase.
  - Precautions
8. To study a series LCR circuit and determine its (i) Resonant frequency and (ii) Quality factor. 3+2+6+2+2
- Working formula
  - Circuit diagram
  - Experimental data and results
  - Calculations
  - Precautions
9. To study a parallel LCR circuit and determine its (i) Anti-resonant frequency and (ii) Quality factor Q. 3+2+6+2+2
- Working formula
  - Circuit diagram
  - Experimental data and results.
  - Calculations
  - Precautions

10. Determination of a low resistance by Carey Foster's bridge.
- Working formula
  - Circuit diagram
  - Experimental data and results
  - Calculations
  - Precautions

3+2+6+2+2

11. How will you verify the Thevenin and Norton theorems.
- Theory (Thevenin and Norton theorems)
  - Circuit diagram
  - Tables for recording data and verification (separate table for each)
  - Precautions

(2+2)+( $\frac{1}{2}+\frac{1}{2}$ )+(3+3)+2

12. To verify the Superposition, and Maximum Power Transfer Theorems.
- Theory (Superpositions and Maximum Power Transfer Theorems).
  - Circuit diagram
  - Tables for recording data and verification (separate table for each)
  - Precautions

(2+2)+( $\frac{1}{2}+\frac{1}{2}$ )+(3+3)+2

## II. Laboratory note book.

2

## III. Viva-voce

3

### বঙ্গানুবাদ

I. নিচের যে কোনো একটি পরীক্ষা করতে হবে।

$1 \times 1 = 1$

১. নিম্নলিখিত ক্ষেত্রে মাল্টিমিটার ব্যবহার :

- রোধের পরিমাপ

- (খ) AC এবং DC বিভব পরিমাপ  
 (গ) DC প্রবাহ পরিমাপ  
 (ঘ) বৈদ্যুতিক ফিল্টার পরীক্ষা করো। ৩+৬+৩+৩
২. ব্যালিস্টিক গ্যালভানোমিটারের আধান এবং প্রবাহ সংবেদনশীলতা পরিমাপ করো।  
 (ক) মূলতন্ত্র এবং ব্যবহারিক সূত্র  
 (খ) বর্তনী চির  
 (গ) পরীক্ষামূলক তথ্য এবং ফলাফল  
 (ঘ) গণনা  
 (ঙ) সতর্কতা ৩+২+৬+২+২
৩. ব্যালিস্টিক গ্যালভানোমিটারের CDR পরিমাপ করো।  
 (ক) মূলতন্ত্র এবং ব্যবহারিক সূত্র  
 (খ) বর্তনী চির  
 (গ) পরীক্ষামূলক তথ্য এবং ফলাফল  
 (ঘ) গণনা  
 (ঙ) সতর্কতা ৩+২+৬+২+২
- ৪। ছিদ্রপথে নির্গমন পদ্ধতি দ্বারা একটি উচ্চ রোধের মান নির্ধারণ।  
 (ক) ব্যবহারিক সূত্র  
 (খ) বর্তনী চির  
 (গ) পরীক্ষামূলক তথ্য এবং ফলাফল  
 (ঘ) নির্ভুলতা  
 (ঙ) গণনা  
 (চ) সতর্কতা ২+২+৬+১+২+২

৫। রায়লে-এর পক্ষিতে একটি কুণ্ডলীর স্বাবেশাক নির্ণয়।

- (ক) ব্যবহারিক সূত্র
- (খ) বর্তনী চিত্র
- (গ) পরীক্ষামূলক তথ্য এবং ফলাফল
- (ঘ) নির্ভুলতা
- (ঙ) গণনা
- (চ) সতর্কতা

২+২+৬+১+২+২

৬। দেসুটিস প্রিজ ব্যবহার করে ধারকত্বের তুলনা।

- (ক) মূলতত্ত্ব এবং ব্যবহারিক সূত্র
- (খ) বর্তনী চিত্র
- (গ) পরীক্ষামূলক তথ্য এবং ফলাফল
- (ঘ) সতর্কতা

৩+২+৭+৩

৭। একটি শ্রেণী RC বর্তনীর বৈশিষ্ট্য অধ্যয়ন করা।

- (ক) মূলতত্ত্ব
- (খ) বর্তনী চিত্র
- (গ) বর্তনী প্রবাহ, ইমপেডেন্স এবং দশায় জন্য পরীক্ষামূলক তথ্য।
- (ঘ) সতর্কতা

৩+২+৭+৩

৮। একটি শ্রেণী LCR বর্তনী অধ্যয়ন এবং তার (i) অনুযায়ী কম্পাক্ষ (ii) উণ্মান উৎক নির্ণয়।

- (ক) ব্যবহারিক সূত্র
- (খ) বর্তনী চিত্র
- (গ) পরীক্ষামূলক তথ্য এবং ফলাফল
- (ঘ) গণনা
- (ঙ) সতর্কতা

৩+২+৬+২+২

৯। একটি সমাজগাল LCR বর্তনী অধ্যয়ন এবং তার (i) বিরোধী-অনুরাগিক কম্পাক্ষ (ii) উগমান ও গক নির্ণয়।

(ক) বাবহারিক সূত্র

(খ) বর্তনী চিত্র

(গ) পরীক্ষামূলক তথ্য এবং ফলাফল

(ঘ) গণনা

(ঙ) সতর্কতা

৩+২+৬+২+২

১০। কেরি ফস্টারের খিজ দ্বারা একটি কম ব্রোহের মান নির্ধারণ।

(ক) বাবহারিক সূত্র

(খ) বর্তনী চিত্র

(গ) পরীক্ষামূলক তথ্য এবং ফলাফল

(ঘ) গণনা

(ঙ) সতর্কতা

৩+২+৬+২+২

১১। খেভেনিন এবং নর্টন উপপাদ্য-এর যাচাই।

(ক) মূলতত্ত্ব (খেভেনিন এবং নর্টন উপপাদ্য)

(খ) বর্তনী চিত্র

(গ) পরীক্ষামূলক তথ্য এবং যাচাইয়ের জন্য ছক (প্রতিটির জন্য আলাদা ছক)

(ঘ) সতর্কতা

$(2+2)+(1\frac{1}{2}+1\frac{1}{2})+(3+3)+2$

১২। উপরিপাত্তের নীতি এবং সর্বোচ্চ শক্তি স্থানান্তর উপপাদ্য-এর যাচাই।

(ক) মূলতত্ত্ব (উপরিপাত্তের নীতি এবং সর্বোচ্চ শক্তি স্থানান্তর উপপাদ্য)

(খ) বর্তনী চিত্র

(গ) পরীক্ষামূলক তথ্য এবং যাচাইয়ের জন্য ছক (প্রতিটির জন্য আলাদা ছক)

(ঘ) সতর্কতা

$(2+2)+(1\frac{1}{2}+1\frac{1}{2})+(3+3)+2$

II. পরীক্ষাগার নেট বই

২

III. মৌখিক

৩

**OR**

[ DIGITAL, ANALOG CIRCUIT AND INSTRUMENTATION ]

**Group-A**

Answer any *one* of the following questions :

$5 \times 1 = 5$

1. Design an OR gate using NAND gates only. 3+2  
  - (a) Implementation of the logic circuit.
  - (b) Verification of truth table.
  
2. Measure peak to peak voltage (taking at least three readings) and frequency (taking at least three reading) of given sinusoidal signal using CRO. 2+2+1  
  - (a) Data table for voltage measurement.
  - (b) Reading for frequency measurement.
  - (c) Determine frequency
  
3. Study VI characteristic of PN junction diode. 2+3  
  - (a) Implementation of the circuit.
  - (b) Experimental reading (at least five) for forward bias voltage versus current.

**Group-B**

Answer any *one* of the following questions :

$10 \times 1 = 10$

4. Study the output characteristics of an n-p-n transistor in CE configuration. 2+3+3+2  
  - (a) Theory and circuit diagram.
  - (b) Circuit implementation
  - (c) Experimental reading for output characteristic curve for two different base currents.
  - (d) Draw the graph for  $V_{CE}$  vs.  $I_C$  for fixed base currents.

P.T.O.

5. Use the given op-amp as an inverting amplifier of gain 10. Study the variation of output voltage for different input voltages in the range  $-4V$  to  $+1V$ . Take at least six variations including +ve and -ve voltages and plot input voltage vs, output voltage.

- (a) Working formula.
- (b) Circuit implementation.
- (c) Experimental data for  $V_{in}$  vs.  $V_o$
- (d) Plotting the graph.

2+3+3+2

LNB + Viva : 5

বঙ্গানুবাদ

বিভাগ - ক

নীচের যেকোনো দুটি প্রশ্নের উত্তর দাও :

৫×২=১০

১। শুধুমাত্র NAND গেট ব্যবহার করে একটি OR গেট ডিজাইন করো।

- (a) লজিক বর্তনী বাস্তবায়ন।

৩+২

- (b) সত্য সারণী যাচাইকরণ।

২। CRO ব্যবহার করে প্রদত্ত সাইনেসডেভাল সিগন্যালের সর্বাধিক থেকে সর্বনিম্ন ভোল্টেজ (অন্তত তিনটি পাঠ নাও) এবং কম্পাক্ষ (কমপক্ষে তিনটি পাঠ নাও) পরিমাপ করো।

- (a) ভোল্টেজ পরিমাপের জন্য ডেটা টেবিল

২+২+১

- (b) কম্পাক্ষ পরিমাপের জন্য ডেটা

- (c) কম্পাক্ষ নির্ণয় করো

৩. PN জাংশন ডায়োডের VI বৈশিষ্ট্যটি পরীক্ষামূলকভাবে প্রমাণ করো।

- (a) বর্তনী বাস্তবায়ন।

২+৩

- (b) সম্মুখবর্তী বায়াস ভোল্টেজ বনাম প্রবাহের জন্য পরীক্ষামূলক ডেটা (অন্তত পাঁচটি)

P.T.O.

## বিভাগ - খ

নীচের যেকোনো একটি প্রশ্নের উত্তর দাও :

১০×১=১০

৪. CE কনফিগারেশনে একটি n-p-n ট্রানজিস্টরের আউটপুট বৈশিষ্ট্যটি পরীক্ষামূলকভাবে প্রমাণ করো।  
২+৩+৩+২
- (a) মূলতত্ত্ব এবং বর্তনী চিত্র।
  - (b) বর্তনী বাস্তবায়ন।
  - (c) দৃটি ডিম ভূমি প্রযাহমাত্রার জন্য আউটপুট চরিত্রগত বক্তুরেখার জন্য ডেটা।
  - (d) স্থির ভূমি প্রযাহমাত্রার জন্য  $V_{CE}$  বনাম  $I_C$ -এর আফ আঁকো।
৫. পদ্ধতি op-amp কে 10 বিবর্ধনযুক্ত একটি ইনভার্টিং বিবর্ধক হিসাবে ব্যবহার করো। -1V থেকে +1V  
রেঞ্জে বিভিন্ন ইনপুট ভোল্টেজের জন্য আউটপুট ভোল্টেজের বৈচিত্র পর্যবেক্ষণ করো। +ve এবং -ve  
ভোল্টেজ এবং ইনপুট ভোল্টেজ বনাম আউটপুট ভোল্টেজ বক্তুরেখ অঙ্কন করো (কমপক্ষে ছয়টি ডেটা)  
নাও।  
২+৩+৩+২
- (a) কার্যকরী সূত্র।
  - (b) বর্তনী বাস্তবায়ন।
  - (c)  $V_{in}$  বনাম  $V_0$  এর জন্য পরীক্ষামূলক ডেটা।
  - (d) বক্তুরেখ অঙ্কন করো।

ল্যাবরেটরী নোট বুক + মৌখিক : ৫

P.T.O.